

Gradnja hipotetičnega računalnika

- VA: gre za cikel prenosa podatkov,
- R/W: njegova smer,
- INT: prekinitve na procesorju.

ROM	-	0	-	FFF	YY00	XXXX	XXXX	XXXX
RAM	-	1000	-	10FF	YY01	YYYY	XXXX	XXXX
PAR.	-	3000	-	3001	YY11	YYYY	YYYY	YY0X
SER.	-	3002	-	3002	YY11	YYYY	YYYY	YY1X

Y - redundantni biti v nepopolnem naslavljanju,

X - notranji naslov v naslovnem področju

